

个人简历

闫振宇

手机	+86 18519128489	个人网站	sostrt.com
E-mail	zy@sostrt.com	出生日期	1988.01.20
所在地	北京	性别	男

教育背景

- 2010-2012 利默瑞克大学 (爱尔兰) 超大规模集成电路系统 工学硕士

课程描述: Semiconductor Technology, Digital Signal Processing, Advanced Digital System Design, Application Specific Integrated Circuit, Testing Engineering, Digital Control, Noise

所获奖项: 获得 University of Limerick 的超大规模集成电路设计的硕士课程半奖奖学金

- 2006-2010 西安电子科技大学 集成电路设计与集成系统 工学学士

课程描述: C 程序设计, 电路分析基础, 信号与系统, 模拟电子技术基础, 数字电路与逻辑设计, 电磁场与电磁波, 射频电路基础, 数字信号处理, 双极型器件物理, 场效应器件物理, 模拟集成电路设计, 数字集成电路设计, 硬件描述语言, 集成电路 EDA 技术, 纳米电子学, MEMS 技术, 计算机组成原理, 专用集成电路设计, 数学物理方程, 软件技术基础

所获奖项: 在校期间多次被评为优秀学生干部的称号, 在社团里被评为优秀会员的称号

工作经历

- 格罗方德半导体 | 高级数字验证工程师 时间: 2017-11 至今

工作地点: 北京 | 工作类型: 全职

工作职责: 参与项目中的验证工作, 维护修改验证环境, 支持设计团队。

- 清华大学微电子研究所 | 数字验证工程师 时间: 2016-04 至2017-11

工作地点: 北京 | 工作类型: 全职

工作职责: 参与项目中的验证工作, 搭建UVM验证环境, 支持设计团队。

- 北京展讯通信技术有限公司 | 数字验证工程师 时间: 2015-06 至2016-04

工作地点: 北京 | 工作类型: 全职

工作职责: 参与项目中的验证工作, 搭建UVM验证环境, 支持设计团队。

- 北京希格玛和芯微电子有限公司 | 数字设计工程师 时间: 2012-12 至2015-06

工作地点: 北京 | 工作类型: 全职

工作职责: 参与各个项目的IC设计, 验证, 测试以及DFT等工作。

项目经验

- ARM SOC项目, 比特币挖矿机芯片项目

所属公司: GlobalFoundries

时间: 2017-11 至今

项目描述: 在SOC项目中, 使用ARM官方工具Socrates生成ARM核心和相应的Coresight以及验证环境, 调试通过自带testcases。待设计团队集成其他模块后, 编写激励验证BBGEN, Process Monitor, PLL等外设, 调试drystone

等系统级case，在非常短的时间内完成验证工作直到流片。在BTC项目中，完成公网数据转换和结果生成对比的脚本，完成第一笔hash数据在design中的hit验证。完成芯片所有模拟外设的验证，调试其他系统级case。

- **Intel服务器处理器项目**

所属公司：清华大学

时间：2016-04 至2017-11

项目描述：搭建子系统级UVM验证环境并维护；编写脚本处理验证过程中的仿真，结果处理，回归等各种需求；完成各个层级的验证工作，例如Uart, SPI Flash, OTP, PVT, PCIECMDQ等；准备C程序配合的DPI验证；支持无锡团队的RPU验证工作。

- **基于ARMv8的CPU项目**

所属公司：Spreadtrum

时间：2015-06 至2016-04

项目描述：参与基于ARMv8架构的处理器验证工作；参与搭建UVM环境并维护；编写脚本处理验证过程中的需求；提取AVS中用于MMU的TLB entry；编写汇编testcases，结合GPRO生成的testcases验证DPU模块；串联IFU, DPU组成子系统，验证Pipe Control Subsystem，解决在UT验证难以解决的问题。

- **SG8K26, SG8RF2402模块设计，验证，测试，DFT以及多个项目的测试**

所属公司：SignaMicro

时间：2012-12 至2015-05

项目描述：在SG8K26项目中，设计并验证UART, I2C, PCA, DMA, 比较器, GPIO, ISA等模块，后续改版并增加功能；完成汇编语言的测试；辅以KEIL环境使用C语言验证，并在FPGA上测试通过；完成DFT相关工作，包括ATPG和扫描链综合生成，在测试机上测试等。在SG8RF2402项目中，设计，验证并使用FPGA测试Timer, SPI, WDT等模块；完成整个芯片DFT的工作；调研并成功使用NCX完成更换器件库的工作。

专业技能

- **硬件** 熟练 Verilog, SystemVerilog, UVM。熟悉 C 语言。
熟练 Cadence 以及 Synopsys 系列软件。
- **软件** 熟悉 python, TCL, shell 等脚本语言。
- **语言** 中文母语, English (CET-4, CET-6, 雅思 6.5) 流利的口语能力, 熟练的听读写能力。
- **系统** 熟悉 Mac OS X, Windows, Linux
- **驾驶执照** C1

兴趣爱好

- **网站制作** 精通 Joomla, Wordpress 等 CMS, 熟悉 SEO, 搭建了多个网站, 从服务器准备到应用优化。
- **乐器** 吉他, 鼓, 钢琴
- **音乐制作** 独立音乐人, 熟悉行业生产软件例如 Studio One, Logic Pro, Cubase, Sonar, T-racks 等。编曲, 混音并发布了超过 60 首歌曲和 8 张个人专辑
- **视频处理** 熟悉 Final Cut Pro, 制作了 2 个 MV 和一些视频短片

自我评价

- 自我激励, 求知欲强。容易接受新奇事物, 热爱实现创新想法。积极主动的寻找方法来解决问题。在学习和工作的过程中具有合理的创造力。
- 具有应变能力和快速学习的能力, 可以快速适应新环境并融入其中, 诚实守信。热爱动手, 热爱实践活动, 喜欢运动。
- 具有良好的团队工作经验, 能够积极主动的协调配合, 在团队中担任好自己的角色, 责任心强。